(12) NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES PATENTWESENS (PCT) VERÖFFENTLICHTE INTERNATIONALE ANMELDUNG

(19) Weltorganisation für geistiges Eigentum
Internationales Büro

(43) Internationales Veröffentlichungsdatum
17. Oktober 2002 (17.10.2002)

PCT

(10) Internationale Veröffentlichungsnummer
WO 02/082634 A2

(51) Internationale Patentklassifikation[7]: H03D

(21) Internationales Aktenzeichen: PCT/DE02/00668

(22) Internationales Anmeldedatum:
22. Februar 2002 (22.02.2002)

(25) Einreichungssprache: Deutsch

(26) Veröffentlichungssprache: Deutsch

(30) Angaben zur Priorität:
101 16 874.8 4. April 2001 (04.04.2001) DE
101 16 747.4 4. April 2001 (04.04.2001) DE

(71) Anmelder *(für alle Bestimmungsstaaten mit Ausnahme von US)*: **INFINEON TECHNOLOGIES AG** [DE/DE]; St.-Martin-Str. 53, 81669 München (DE).

(72) Erfinder; und

(75) Erfinder/Anmelder *(nur für US)*: **KUPNIK, Mario** [AT/AT]; Kerpelystr. 63, A-8700 Leoben (AT). **MELCHER, Gebhard** [AT/AT]; Weinbergweg 6, A-8045 Weinitzen (AT). **SCHLAGER, Tobias** [AT/AT]; Meierhöfenstr. 12, A-8062 Kumberg (AT). **KARGL, Walter** [AT/AT]; Hackhergasse 5, A-8020 Graz (AT). **NEUHOLD, Ernst** [AT/AT]; Dr. Empergerweg 28, A-8052 Graz (AT).

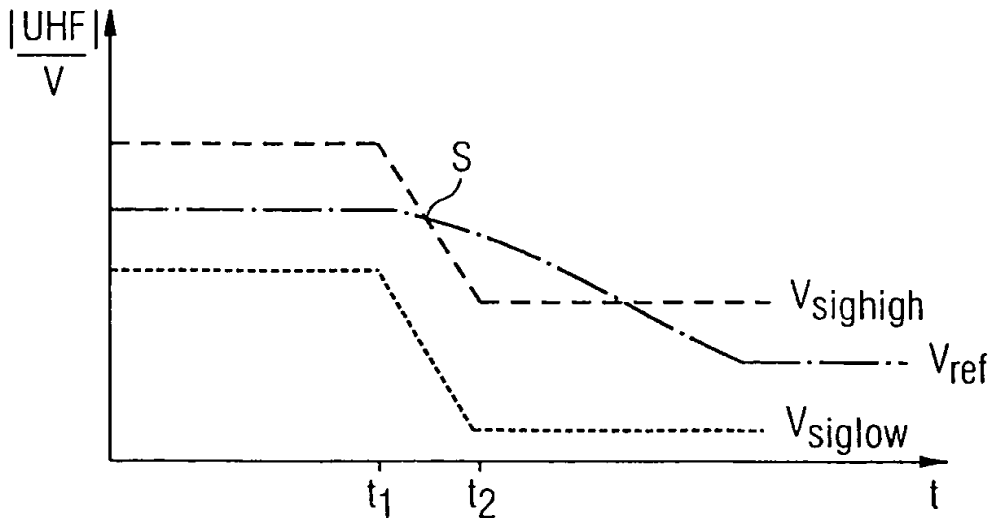
(74) Anwalt: **EPPING, HERMANN & FISCHER**; Ridlerstr. 55, 80339 München (DE).

(81) Bestimmungsstaaten *(national)*: BR, CA, CN, IL, IN, JP, KR, MX, RU, UA, US.

*[Fortsetzung auf der nächsten Seite]*

(54) Title: CIRCUIT ARRANGEMENT FOR DEMODULATING A VOLTAGE THAT IS (ASK)-MODULATED BY THE CHANGE OF AMPLITUDE BETWEEN A LOW AN D A HIGH LEVEL

(54) Bezeichnung: SCHALTUNGSANORDNUNG ZUR DEMODULATION EINER DURCH WECHSEL DER AMPLITUDE ZWISCHEN EINEM NIEDRIGEN UND EINEM HOHEN PEGEL (ASK-) MODULIERTEN SPANNUNG




(57) Abstract: The invention relates to a circuit arrangement for demodulating a voltage which is (ASK)-modulated by the change of amplitude between a low and a high level. On a first and a second charging circuit one charging voltage (V1, V2) each is generated, and a decoupling device (S1) decouples the first charging circuit (C1, i1) at a predetermined ratio between the charging voltage (V2) of the second charging circuit (C2, i2) and an input voltage (UHF) of the rectifier circuit (D1, D2).

*[Fortsetzung auf der nächsten Seite]*

WO 02/082634 A2